

Códigos de AMI Win BIOS

Código	Significado
00	Se transfiere el control al cargador de arranque en Int19.
01	Deshabilitar NMI
02	Retardo en el encendido.
03	Encendido de reinicio "suave"
05	Deshabilitar caché
06	Código POST no comprimido
08	Verificación de la CMOS
08	Inicialización de la CMOS
0A	Inicialización de la CMOS para fecha y hora
0B	Inicialización previa al proceso por lotes del teclado
0C	Comando por lotes al controlador de teclado
0D	Verificar comando por lotes
0E	Inicialización posterior al proceso por lotes de controlador de teclado
0F	Escribe el byte de comando del teclado
10	Comando de bloqueo/desbloqueo de terminales 23/24
11	Revisa el comando para la tecla <INS>
12	Deshabilitar DMA/PIC
13	Inicialización del Chipset
14	Prueba del temporizador 8254
19	Prueba de refresco de memoria
20	Prueba de los 64KB de memoria base
23	Fija la pila del BIOS, configuración antes del inicio del vector Int.
24	Inicialización del vector de Interrupciones
25	Lee el puerto de entrada del chip 9042, borrar contraseña
26	Inicializa datos globales para el interruptor de Turbo
27	Inicialización antes de configurar el modo de video
28	Configurar el modo de video
2A	Inicializar BUS
2B	Configuración antes de la revisión de Video Operacional
2C	Se transfiere el control a la ROM de video opcional
2D	Proceso posterior a la rutina de la ROM de video opcional
2E	Despliega la prueba de Escritura/Lectura si no hay EGA/VGA
2F	Despliega la prueba de Escritura/Lectura de la memoria
30	Prueba del retrasado
31	Despliega la prueba de Escritura/Lectura alternada
32	Prueba alterna de retraso del despliegue
34	Fijar el modo de despliegue
37	Despliega mensaje de encendido
38	Inicializa el tipo de BUS
39	Despliega los mensajes de error por inicialización del BUS
3A	Despliega el mensaje de "Presione <Supr>"
3B	Prueba de memoria del módem virtual
40	Prepara las tablas de descripción
42	Entra al modo virtual para prueba de memoria
43	Habilita interrupciones para modo de diagnóstico
44	Inicializa datos para revisar la memoria cubierta en 0:0
45	Revisar la memoria cubierta, encuentra la cantidad total de memoria
46	Prueba de escritura de memoria
47	Prueba de escritura de memoria base de 640KB
48	Determina la memoria por debajo de 1MB
49	Determina la memoria por encima de 1MB

Código	Significado
4B	Revisa el reinicio suave, borra la memoria por debajo de 1MB
4C	Borra la memoria por encima de 1MB
4D	Guarda el tamaño de la memoria
4E	Despliega el tamaño de los primeros 64K de memoria
4F	Prueba secuencial y aleatoria de memoria
50	Se despliega el tamaño de la memoria
51	Prueba de la memoria por encima de 1MB
52	Guarda la información del tamaño de la memoria
53	Entra al modo real
54	Deshabilita la línea de compuerta A20
57	Ajusta el tamaño de la memoria
58	Borra el mensaje "Presione <Supr>"
59	Prueba de DMA/PIC
60	Prueba del registro base DMA #1
62	Prueba del registro base DMA #2
65	Programar las unidades DMA 1 y 2
66	Inicializa el controlador de interrupciones 8259
67	Prueba del teclado
7F	Habilita las fuentes extendidas NMI
80	Prueba por lotes y de teclas pegadas
81	Prueba del controlador de teclado
82	Escribe el byte de comando, inicializa el buffer circular
83	Prueba de la tecla Lock
84	Compara el tamaño de memoria con el de la CMOS
85	Prueba de contraseña o de error suave
86	Programación antes de la revisión
87	Ejecuta la configuración de la CMOS
88	Programación después de la configuración
89	Despliegue de encendido
8B	Envía a memoria "Shadow" el BIOS principal y de video
8C	Opciones de configuración posteriores a la configuración de CMOS
8D	Inicializar ratón
8E	Reinicia el controlador de disco duro
8F	Configuración de disquetes
91	Configuración de discos duros
94	Tamaño de memoria base/extendida
95	Inicializar la ROM opcional del BUS PCI/VLB desde C800
96	Inicialización antes del control de la ROM opcional en C800
97	Se transfiere el control a la ROM opcional
98	Proceso posterior del control a la ROM opcional
99	Configura el área de datos del temporizador/dirección base de impresora
9A	Fija la dirección base de RS-232
9B	Inicialización anterior a la prueba del NPU
9C	Inicialización del NPU
9D	Inicialización después de la prueba del NPU
9E	Prueba el teclado extendido, la ID de teclado y la tecla Num-lock
9F	Realiza el comando de identificación de teclado
A0	Reinicia la bandera de ID del teclado
A1	Prueba de memoria Caché
A2	Despliega los errores suaves
A4	Programar los estados de espera de la memoria
A5	Borrar pantalla, habilitar paridad de la NMI
A7	Inicialización necesaria antes de dar el control a la ROM en E000
A8	Se transfiere el control a al ROM en E000

Código	Significado
A9	Inicialización necesaria después de dar el control a la ROM en E000
AA	Despliega la configuración del Setup
B0	Código de SETUP no comprimido para tecla de acceso rápido
B1	Copia cualquier código al área específica
C2	Deshabilitar NMI, retardo en el encendido
C5	Habilita ROM, deshabilita caché
C6	Suma de prueba de la ROM BIOS
C7	Prueba del registro de apagado de la CMOS
C8	Apagado de la CMOS
CA	Inicializa la fecha y hora de la CMOS

Código	Significado
CB	Inicialización antes del proceso por lotes de teclado
CD	Comando BAT a controlador de teclado
CE	Instalación después del proceso por lotes del controlador de teclado
CF	Escribe el byte de comando de teclado
D1	Revisa el comando de tecla <INS>
D2	Deshabilita el DMA y los controladores de interrupciones
D3	Inicialización del Chipset/auto detección de memoria
D4	Código de RUNTIME no comprimido
D5	Código de RUNTIME no comprimido
DD	Se transfiere el control a la RAM shadow en F000:F000

Códigos de Phoenix 4.0 Release 6.0

02	Verifica modo real
03	Deshabilita la interrupción no enmascarable (NMI)
04	Recupera el tipo de CPU
06	Inicializa el hardware del sistema
07	Deshabilita la memoria sombra y ejecuta el código desde la ROM
08	Inicializa el chipset con los valores POST iniciales
09	Configura las banderas de POST
0A	Inicializa los registros del CPU
0B	Habilita la caché del CPU
0C	Inicializa los cachés a valores POST iniciales
0E	Inicializa el componente de I/O
0F	Inicializa el bus local IDE
10	Inicializa la administración de energía
11	Carga los registros alternos con los valores de POST iniciales
12	Restaura la palabra de control del CPU durante un arranque "tibio"
13	Inicializa los dispositivos de comando de bus PCI
14	Inicializa el controlador de teclado
16	Suma de prueba de la ROM BIOS
17	Inicializa la caché antes de la prueba de tamaño de memoria
18	Inicialización del temporizador de interrupción programable 8254
1A	Inicialización del controlador de DMA 8237
1C	Reinicia el controlador programable de interrupciones
20	Prueba del refresco de memoria
22	Prueba del controlador de teclado 8742
24	Fija el registro de segmento ES a 4GB
26	Habilita la línea de compuerta A20
28	Prueba de tamaño de RAM
29	Inicializa el administrador de memoria POST
2A	Borra los 512KB de memoria base
2C	Falla de RAM en línea de dirección xxxx
2E	Falla de RAM en bits de datos xxxx del byte bajo del bus de memoria
2F	Habilita la caché antes de enviar el BIOS a la memoria sombra
30	Falla de RAM en bits de datos xxxx del byte alto del bus de memoria
32	Prueba de la frecuencia del reloj de bus del CPU
33	Inicializa el administrador de envíos de Phoenix
36	Apagado de arranque "tibio"
38	Envía la ROM BIOS a la memoria sombra
3A	Prueba de tamaño de caché
3C	Configuración avanzada de los registros del chipset
3D	Carga los registros alternos con los valores de la CMOS
41	Inicializa la memoria extendida para el RomPilot
42	Inicializa los vectores de interrupción
45	Inicialización de dispositivos POST

46	Revisión del aviso de derechos de la ROM
47	Inicializa el soporte a I20
48	Revisa la configuración de video contra la CMOS
49	Inicializa el bus PCI y sus dispositivos
4A	Inicializa todos los adaptadores de video en el sistema
4B	Inicio de QuietBoot (opcional)
4C	Envía la ROM BIOS de video a la memoria sombra
4E	Despliega el aviso de derechos del BIOS
4F	Inicializa el arranque múltiple
50	Despliega el tipo y velocidad del CPU
51	Inicializa la tarjeta EISA
52	Prueba de teclado
54	Fija el clic de tecla, si está habilitado
55	Habilita los dispositivos USB
58	Prueba de interrupciones no esperadas
59	Inicializa el servicio de despliegue de POST
5A	Despliega el cursor "Press F2 to enter SETUP"
5B	Deshabilita la caché del CPU
5C	Prueba la RAM entre 512KB y 640KB
60	Prueba la memoria extendida
62	Prueba las líneas de dirección de la memoria extendida
64	Salta a UserPatch1
66	Configura los registros de caché avanzados
67	Inicializa la APIC multiprocesador
68	Habilita los cachés externos y del CPU
69	Configura el área de modo de administración de sistema (SMM)
6A	Despliega el tamaño de la caché L2
6B	Carga los valores predeterminados de consumidor (opcional)
6C	Despliega un mensaje de área de sombra
6E	Despliega una dirección alta posible para la recuperación de direcciones UMB
70	Despliega mensajes de error
72	Revisa por errores de configuración
76	Verifica los errores de teclado
7C	Configura los vectores de interrupción del hardware
7D	Inicializa el Monitoreo Inteligente del Sistema
7E	Inicializa el coprocesador, si está presente
80	Deshabilita los puertos súper I/O y los IRQs de la tarjeta madre
81	Inicialización tardía de dispositivos POST
82	Detecta e instala puertos RS232 externos
83	Configura los controladores IDE no-MCD
84	Detecta e instala los puertos paralelos externos
85	Inicializa los dispositivos ISA compatibles con PC PnP
86	Reinicia los puertos I/O en la tarjeta madre
87	Configura los dispositivos configurables de la tarjeta madre (opcional)
88	Inicializa el área de datos del BIOS
89	Habilita las interrupciones no enmascarables (NMI's)

8A	Inicializa el área de datos extendida del BIOS
8B	Prueba e inicializa el ratón PS/2
8C	Inicializa el controlador de disquetes
8F	Determina el número de unidades ATA (opcional)
90	Inicializa los controladores de discos duros
91	Inicializa los controladores de bus local de discos duros
92	Salta a UserPatch2
93	Construye la MPTABLE para placas multiprocesador
95	Instala la ROM de CD para el arranque
96	Borra el registro de segmento ES grande
97	Arregla la tabla multiprocesador
98	Búsqueda por ROMs opcionales
99	Verifica las unidades SMART (opcional)
9A	Envía a la memoria sombra las ROMs opcionales
9C	Configura el administrador de energía
9D	Inicializa el mecanismo de seguridad (opcional)
9E	Habilita las interrupciones de hardware
9F	Determina el número de unidades ATA y SCSI
A0	Fija la hora del día
A2	Verifica el bloqueo de teclado
A4	Inicializa la velocidad de teclado
A8	Borra el cursor F2
AA	Verifica si la tecla F2 es presionada
AC	Entra al Setup
AE	Borra la bandera de arranque
B0	Revisa por errores
B1	Informa al RomPilot sobre el fin de la POST
B2	POST terminada, prepárese para iniciar el sistema operativo
B4	Un beep corto
B5	Termina QuietBoot (opcional)
B6	Revisión de contraseña
B7	Inicializa el ACPI del BIOS
B9	Preparado para arrancar
BA	Inicializa los parámetros DMI
BB	Inicializa las ROMs PnP opcionales
BC	Borra los verificadores de paridad
BD	Despliega el menú de arranque múltiple
BE	Borra la pantalla
BF	Revisa por virus y recordatorios de respaldo
C0	Trata de arrancar con INT19h
C1	Inicializa el administrador de errores POST (PEM)
C2	Inicializa la introducción de errores

C3	Inicializa la función de despliegue de errores
C4	Inicializa el manipulador de errores de sistema
C5	CMOS dual PnP (opcional)
C6	Inicializa la conexión de la portátil a su puerto de escritorio (opcional)
C7	Inicializa la conexión tardía de la portátil a su puerto de escritorio
C8	Revisión forzada (opcional)
C9	Extended checksum (opcional)
CA	Redirecciona INT15h para habilitar un teclado remoto
CB	Redirecciona INT13h a dispositivos de Tecnología de Memoria, como ROM, RAM, PCMCIA y discos seriales
CC	Redirecciona INT1'h para habilitar el video serial remoto
CD	Re-mapeo de I/O y memoria para PCMCIA
CE	Inicializa el digitalizador y despliega un mensaje
D2	Interrupción desconocida

Lo siguiente es para bloqueo de arranque en Flash ROM

E0	Inicializa el chipset
E1	Inicializa el puente
E2	Inicializa el CPU
E3	Inicializa el temporizador del sistema
E4	Inicializa los I/O de sistema
E5	Revisa la recuperación de arranque forzada
E6	Suma de prueba de la ROM BIOS
E7	Ve al BIOS
E8	Fija un segmento grande
E9	Inicializa el modo multiprocesador
EA	Inicializa el código especial de OEM
EB	Inicializa el PIC y el DMA
EC	Inicializa el tipo de memoria
ED	Inicializa el tamaño de memoria
EE	Bloqueo del arranque en memoria sombra
EF	Prueba de al memoria del sistema
F0	Inicializa los vectores de interrupción
F1	Inicializa el reloj de tiempo real
F2	Inicializa el video
F3	Inicializa el Administrador del Sistema
F4	Genera un beep de salida
F5	Borra el segmento grande
F6	Arranca a mini DOS
F7	Arranca a DOS completo

Códigos de BIOS Award

Código	Significado
04-05	Inicialización del teclado; Inicialización de NMI, PIE, AIE, UEI y SQWV; Deshabilitar el video; Revisión de paridad y DMA; Reinicio del coprocesador matemático; Borra todas las páginas de registros y el byte de apagado de la CMOS RAM; Inicializa los temporizadores 0, 1 y 2, y fija el temporizador EISA a un estado conocido; Inicializa los controladores de DMA 0 y 1; Inicializa de los controladores de interrupción 0 y 1; Inicializa los registros extendidos EISA.
06	Suma de prueba de la ROM; Prueba de refresco de memoria
07	Configuración de memoria baja; Inicializa el chipset y prueba la presencia de memoria; Inicialización OEM del chipset; Se borran los primeros 256KB de memoria; Se habilita la revisión de paridad, y se prueba la paridad en los primeros 256KB de memoria.
08	Configura la tabla de vectores de interrupción; Inicializa los primeros 120 vectores de interrupción con SPURIOUS_INT_HDLR, e inicializa INT00-1F de acuerdo a la INT_TBL
09	Caché; Verificación de la suma de prueba de la CMOS
0A	Fija la tabla de interrupciones; Inicializa el teclado; Detección del controlador de teclado
0B	Suma de prueba de la CMOS; Se inicializa la interfaz de video.
0C	Inicialización del teclado; Prueba de la memoria de video
0D	Se inicializa el adaptador de video; Inicializaciones específicas del OEM
0E	Reservado
0F	Canal 0 del DMA probado con patrones de bits AA, 55, FF, 00
10	Canal 1 del DMA probado con patrones de bits AA, 55, FF, 00
11	Prueba del registro de página de DMA
12	Reservado
13	Reservado
14	Prueba del chip temporizador 8254, temporizador 0, contador 2
15	Verificar el canal 1 del PIC 8259
16	Verificar el canal 2 del PIC 8259
17	Prueba de los bits fijos del PIC 8259; Apagado de los bits de interrupción, y verifique que ningún registro de enmascaramiento de interrupción esté encendido
18	Prueba de las IRQs enmascarables del PIC 8259
19	Prueba del bit verificador de NMI, y prueba de la paridad de I/O
1A	Reservado
1B	Reservado
1C	Reservado
1D	Reservado
1E	Reservado
1F	Se prueba la XRAM CMOS
20	Inicialización y habilitación de la ranura EISA 0
21	Inicialización y habilitación de la ranura EISA 1

Código	Significado
22	Inicialización y habilitación de la ranura EISA 2
23	Inicialización y habilitación de la ranura EISA 3
24	Inicialización y habilitación de la ranura EISA 4
25	Inicialización y habilitación de la ranura EISA 5
26	Inicialización y habilitación de la ranura EISA 6
27	Inicialización y habilitación de la ranura EISA 7
28	Inicialización y habilitación de la ranura EISA 8
29	Inicialización y habilitación de la ranura EISA 9
2A	Inicialización y habilitación de la ranura EISA 10
2B	Inicialización y habilitación de la ranura EISA 11
2C	Inicialización y habilitación de la ranura EISA 12
2D	Inicialización y habilitación de la ranura EISA 13
2E	Inicialización y habilitación de la ranura EISA 14
2F	Inicialización y habilitación de la ranura EISA 15
30	Tamaño de la memoria por debajo de 256K
31	Prueba de la memoria por encima de 256K
32	Prueba de la memoria EISA encontrada durante la inicialización de las ranuras
3C	Configuración de la CMOS; Entrar a modo protegido
3D	Adaptador de ratón, CMOS
3E	Memoria Caché
3F	Memoria sombra
41	Inicializa la unidad de disquetes
42	Inicializa el disco duro
43	Puertos seriales y paralelos
45	Coprocesador matemático
47	Se fija la velocidad de arranque
4E	Ciclo del fabricante; Despliega cualquier error "suave"
4F	Seguridad; Pregunta por la contraseña (si está habilitada)
50	Actualización de la CMOS
51	Habilita la NMI, memoria caché
52	Inicializa las ROMs de los adaptadores, desde C8000h a EFFFFh ó F7FFFh
53	Fija el valor de tiempo para la dirección 40 de la BIOS
60	Configuración de protección contra virus
61	Velocidad de arranque
62	Configuración de BloqNum
63	Arranque desde INT19h
B0	NMI en modo protegido
B1	Deshabilita las NMI
BE	Inicialización predeterminada del chipset
BF	Programación del chipset; Inicialización del chipset específica del sistema
C0	Encendido/apagado de la caché
C1	Se verifica el tamaño de la memoria
C2	Prueba de los 256KB de memoria base
C3	Prueba de selección de página de DRAM
C4	Conmutación de video
C5	Prueba de la RAM sombra
C6	Programación de la caché; Configura la memoria caché
C8	Conmutación de velocidad
C9	Prueba de la memoria sombra
CA	Inicialización OEM del chipset
FF	Arranque desde INT19h

Códigos de Award PnP BIOS

01	Reservado
02	Reservado
03	Inicializar los registros EISA (Solo para BIOS tipo EISA)
04	Reservado
05	Auto prueba del controlador de teclado
06	Reservado
07	Verificar la lectura/escritura de la CMOS.
09	Inicialización específica del OEM; configurar los registros de CPU Cyrix
0A	Lleva a cabo la instrucción de ID del CPU; inicializa los primeros 32 vectores de interrupción, inicializa las interrupciones 33 a 120, inicialización de la administración de energía
0B	Inicialización PnP; verificar el tiempo RTC. Detectar batería mala, leer los datos de la CMOS en el área de pila del BIOS, asignación de I/O y memoria para los dispositivos PCI.
0C	Inicialización del área de datos del BIOS
0D	Programar algunos valores del chipset; Medición del CPU para despliegue; inicializar video.
0E	Inicializar APIC (solo para BIOS multiprocesador); Mostrar mensaje de arranque en pantalla.
0F	Prueba del canal 0 de DMA
10	Prueba del canal 1 de DMA
11	Prueba de Registros de página DMA
12	Reservado
13	Reservado
14	Prueba del contador 2 del 8254
15	Prueba del bit de enmascaramiento de interrupción del 8259, para canal 1.
16	Prueba del bit de enmascaramiento de interrupción del 8259, para canal 2.
17	Reservado
19	Prueba de funcionalidad del 8259
1A	Reservado
1B	Reservado
1C	Reservado
1D	Reservado
1E	NVM (en caso de EISA)
1F-29	Reservado
30	Recupera el tamaño de la memoria base y extendida
31	Prueba la memoria base y extendida, prueba la memoria base desde 256K hasta 640K, prueba la memoria extendida por encima de 1MB

32	Prueba todos los puertos Súper I/O de la tarjeta
33	Reservado
3A	Reservado
3B	Reservado
3C	Fija el aviso para acceder a la utilería de Setup de la CMOS
3D	Instala un ratón PS/2
3E	Trata de encender el nivel 2.
3F	Reservado
40	Reservado
41	Inicializa el controlador de unidad de disquete
42	Inicializa el controlador de unidad de disco duro
43	Inicializa los puertos seriales y paralelos (solo para BIOS PnP)
45	Inicializa el coprocesador matemático
46-4D	Reservado
4E	Muestra todos los mensajes de error en pantalla
4F	Pregunta por la contraseña, si está configurada
50	Escribe todos los valores de la CMOS, localizados en la pila del BIOS, de regreso en la CMOS.
51	Reservado
52	Inicializa todas las ROMs ISA; Inicialización de PCI (solo para BIOS PCI); inicialización de PnP (solo para BIOS PnP); configura la memoria "sombra"; inicializa el administrador de energía.
53	Si no es un BIOS PnP, inicializa los puertos; Inicializa el tiempo en el área de datos del BIOS.
54-5F	Reservado
60	Configura la protección contra virus en el sector de arranque.
61	Trata de encender el caché nivel 2.
62	Configura BloqNum y la velocidad de tecleo.
63	Arranque del sistema a través de la Int19h.
B0	Interrupción no esperada en modo protegido.
B1	Ocurrió un NMI no solicitado.
BE	Configuraciones predeterminadas en el chipset.
BF	Programas calores restantes del chipset.
C0	Inicializar todos los dispositivos estándar con valores predeterminados.
C1	Detección automática de la DRAM y caché en la tarjeta madre.
C3	Prueba los primeros 26K de RAM.
C5	Copia la ROM BIOS en E000-FFFF
FF	Arranque del sistema

Códigos sonoros del BIOS de Award

Beeps	Mensaje de Error	Descripción
1 largo, 2 cortos	Error de adaptador de video	EL adaptador de video está mal o no ha encajado adecuadamente en su ranura. Revise también que el cable del monitor esté adecuadamente conectado.
Repetición (lazo sin fin)	Error de Memoria	Revise si los módulos de RAM están bien conectados o si han sido retirados del sistema.
1 largo, 3 cortos	No hay tarjeta de video o la RAM de video no funciona	Coloque adecuadamente o reemplace la tarjeta de video.
Beeps de alta frecuencia mientras trabaja	Microprocesador sobrecalentado	Revise la operación adecuada del ventilador del CPU. Revise que el flujo de aire en el gabinete sea el adecuado.
Alto/Bajo repetidos	CPU	El CPU no está conectado adecuadamente o está dañado. Se puede deber también a un exceso de calor. Revise el ventilador del CPU o el BIOS para la velocidad correcta del ventilador.